**Problemas na decodificação e execução das instruções**

|  |  |
| --- | --- |
| LB | Como tratar o intervalo [7:0] do valor obtido a partir da memória, bem como a operação “sext”?   * # Implementation: x[rd] = sext(M[x[rs1] + sext(offset)][7:0]) |
| LH | Como tratar o intervalo [15:0] do valor obtido a partir da memória, bem como a operação “sext”?   * # Implementation: x[rd] = sext(M[x[rs1] + sext(offset)][15:0]) |
| LW | Como tratar o intervalo [31:0] do valor obtido a partir da memória, bem como a operação “sext”?   * # Implementation: x[rd] = sext(M[x[rs1] + sext(offset)][31:0]) |
| SLT, SLTU | Como tratar os valores dos registrados rs1 e rs2 com sinal e sem sinal |
| SRL | Como tratar os valores dos registrados rs1 e rs2?   * Logical right shift on the value in register rs1 by the shift amount held in the lower 5 bits of register rs2 |
| SRA | Como tratar os valores dos registrados rs1 e rs2?   * Performs arithmetic right shift on the value in register rs1 by the shift amount held in the lower 5 bits of register rs2 |
| MULH | Como tratar os valores dos registrados rs1 e rs2?   * performs an XLEN-bit × XLEN-bit multiplication of signed rs1 by signed rs2 and places the upper XLEN bits in the destination register. |
| MULHSU | Como tratar os valores dos registrados rs1 e rs2?   * performs an XLEN-bit × XLEN-bit multiplication of signed rs1 by unsigned rs2 and places the upper XLEN bits in the destination register. |
| MULHU | Como tratar os valores dos registrados rs1 e rs2?   * performs an XLEN-bit × XLEN-bit multiplication of unsigned rs1 by unsigned rs2 and places the upper XLEN bits in the destination register. |
| REM | Como tratar os valores dos registrados rs1 e rs2?   * perform an XLEN bits by XLEN bits signed integer reminder of rs1 by rs2. |
| REMU | Como tratar os valores dos registrados rs1 e rs2?   * perform an XLEN bits by XLEN bits unsigned integer reminder of rs1 by rs2. |
| JALR | Validar implementação |
| SLTI | Como tratar os valores dos registrados rs1 e rs2?   * Place the value 1 in register rd if register rs1 is less than the signextended immediate when both are treated as signed numbers, else 0 is written to rd. |
| SLTI | Como tratar os valores dos registrados rs1 e rs2?  Place the value 1 in register rd if register rs1 is less than the signextended immediate when both are treated as signed numbers, else 0 is written to rd. |
|  |  |